
AD_1channel_a0	1 个沟道 转换第一个沟道 (PORTB.0)
AD_2channel_a0	2 个沟道 转换第一个沟道 (PORTB.0)
AD_2channel_a1	2 个沟道 转换第二个沟道 (PORTB.1)
AD_3channel_a0
AD_3channel_a1	
AD_3channel_a2	
AD_4channel_a0	
AD_4channel_a1	
AD_4channel_a2	
AD_4channel_a3	
AD_5channel_a0	
AD_5channel_a1	
AD_5channel_a2	
AD_5channel_a3	
AD_5channel_a4	
AD_6channel_a0	
AD_6channel_a1	
AD_6channel_a2	
AD_6channel_a3	
AD_6channel_a4	
AD_6channel_a5	
AD_8channel_a0	
AD_8channel_a1	
AD_8channel_a2	
AD_8channel_a3	
AD_8channel_a4	
AD_8channel_a5	
AD_8channel_a6	
AD_8channel_a7	

请注意使用芯片的最大可用沟道数应大于该参数的选择沟道数