

HT48F06E Hopping Decoder

文件编码: HA0121S

简介

Hopping Encoder 是将 Address Data、Key Data 和 Rolling Data (hdata)采用 DES24 加密算法的一种编码方式。从而实现遥控加密的功能。其中 Key 每按一次 Rolling Data 就会加 1。本范例采用 HT48F06E 作为控制芯片。

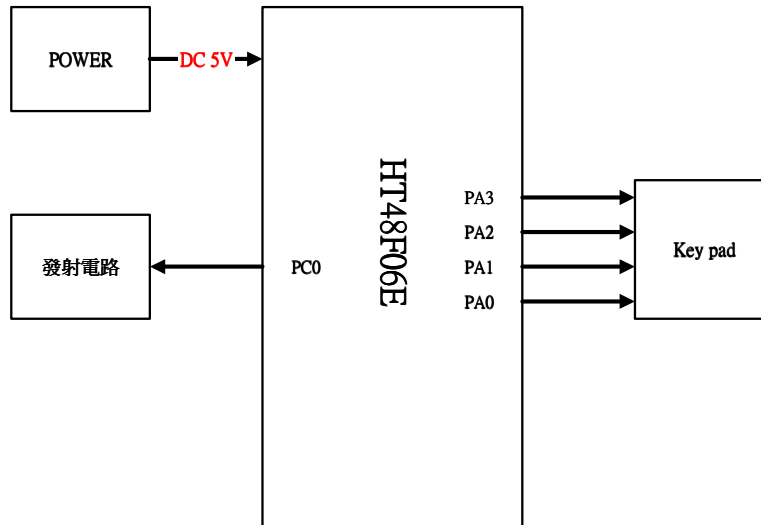
功能介绍

Code Format

- All Code
Lead Code + idata(24-bit) + hdata(24-bit)
- Lead Code
low part (8.96ms) + high part(4.48ms)
- idata(24-bit)
address data(20-bit) + key status data(4-bit)
- hdata
hdata is rolling data, 每按一次键, hdata 加 1。
- idata(24-bit) & hdata(24-bit)
 - logic 0
low part (560us)+high part(560us)
 - logic 1
low part (560us)+ high part (1.68ms)
- Repeat Code
low part (8.96ms) + high part (2.24ms) + low part (560us)

H/W 方块图

硬件方块图



硬件方块功能说明

- 发射电路

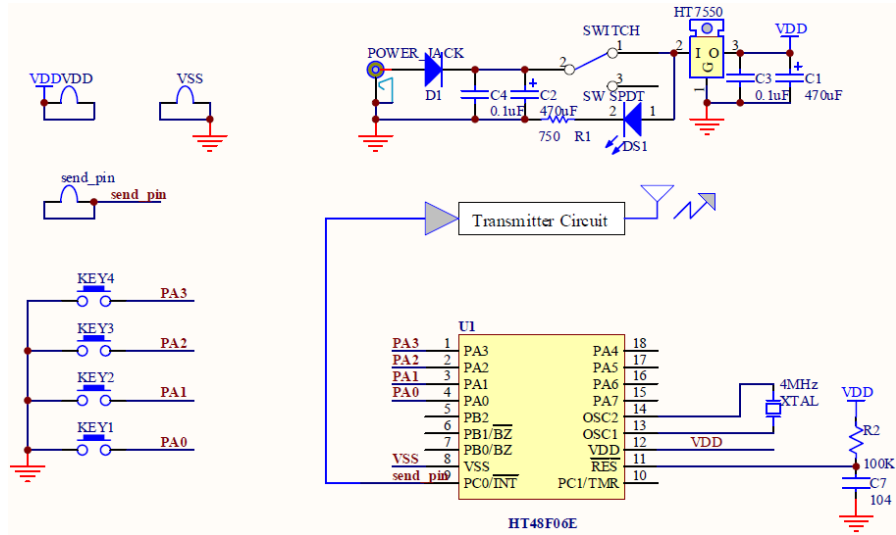
本范例使用 PC0 发射 Data，发射电路可根据 user 自行设计（有线发射或无线发射）。

- Key pad

本范例使用 PA0~PA3 做为按键输入引脚。

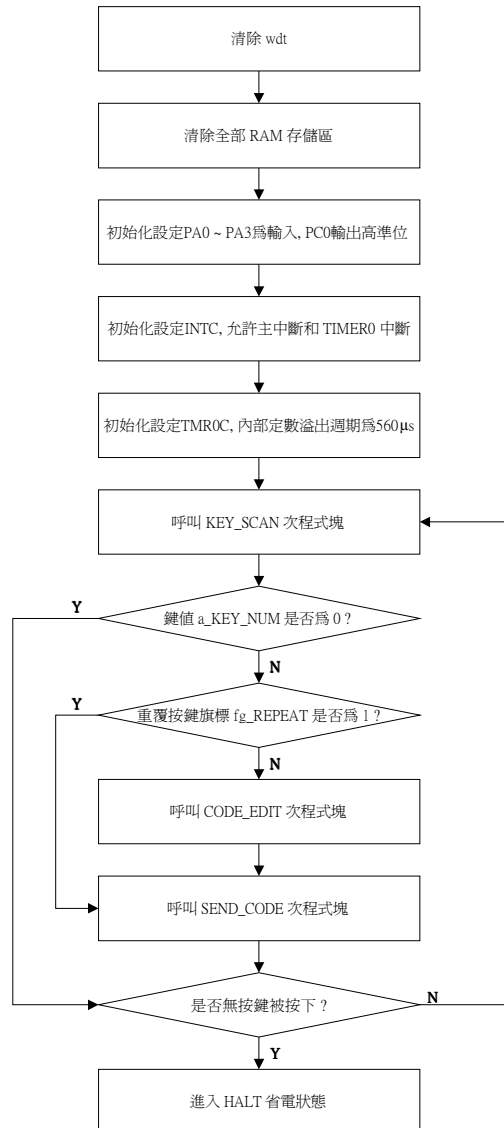
应用电路图

整体电路

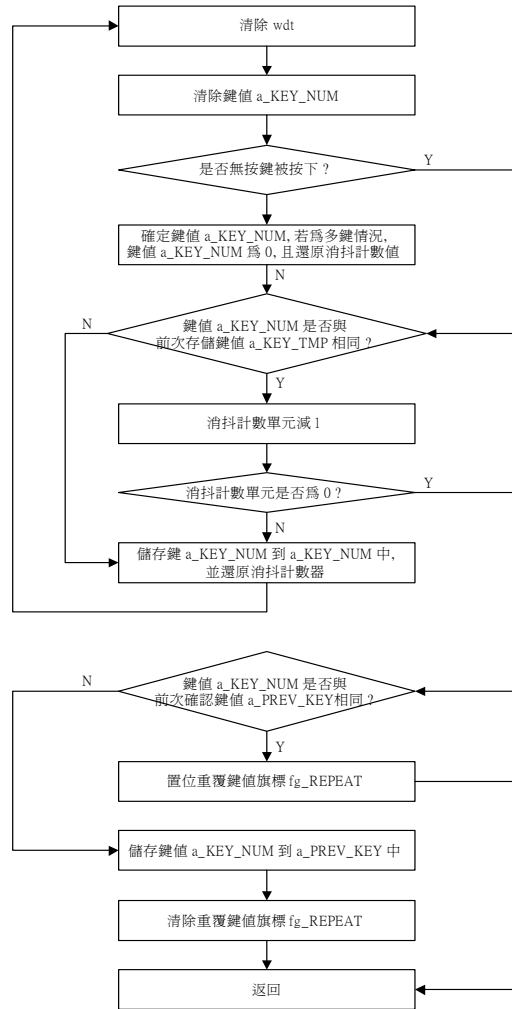


S/W 流程图

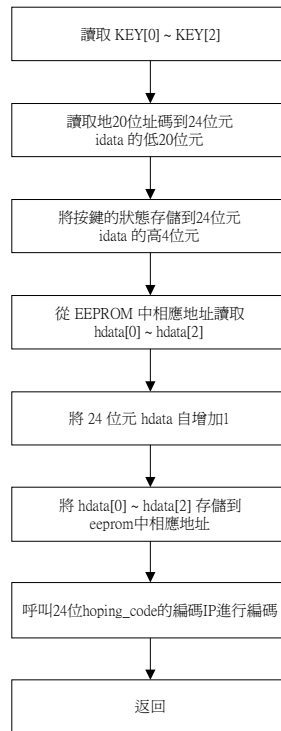
主流程图



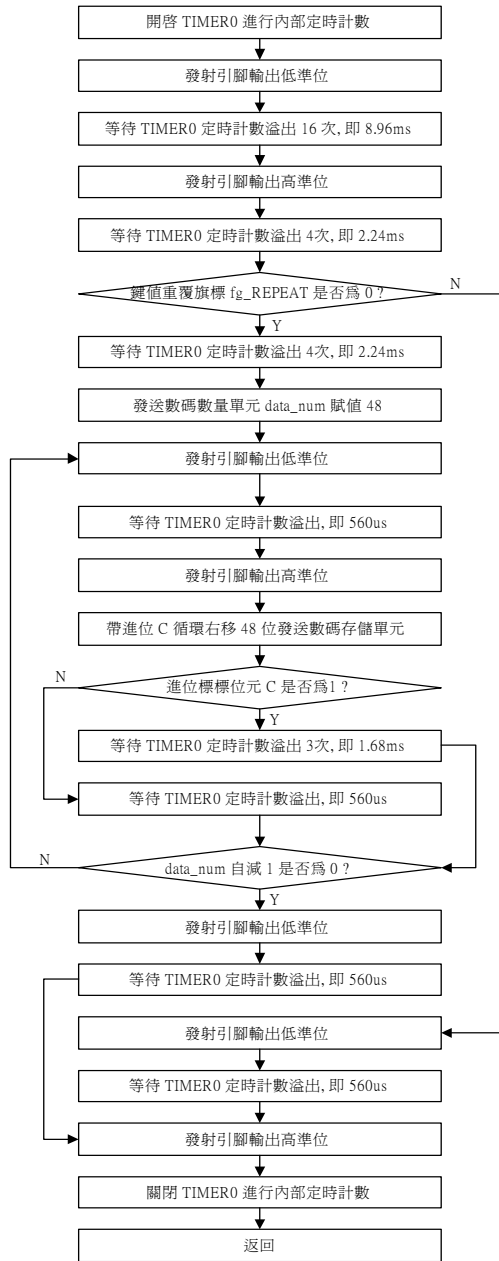
KEY_SCAN 子程序流程图



Code_Edit 子程序流程图



Send_Code 子程序流程图



版本记录

版本: V1.10

修改人员: 王赞臣 (深圳分公司)

修改日期: 2008年2月6日

修改内容:

- 更新应用电路图